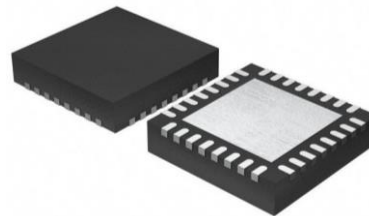


## 非接触式读卡器 IC

## 产品简述

MS520NA 是一款应用于 13.56MHz 非接触式通信中的高集成度读写卡芯片。它集成了 13.56MHz 下所有类型的被动非接触式通信方式和协议，支持 ISO14443A 的多层应用。



QFN32

## 主要特点

- 高度集成的解调和解码模拟电路
- 采用少量外部器件，即可将输出驱动级接至天线
- 支持 ISO/IEC 14443 A 106kBd、212kBd、424kBd、848kBd 传输速率的通信
- 读写距离可达 50mm，这取决于天线设计
- 支持 M1 的读写加密
- 支持主机最高 10Mbit/s 的 SPI 接口
- 64 字节的发送和接收 FIFO 缓冲区
- 灵活的中断模式
- 低功耗的硬件复位
- 具有软件掉电模式
- 可编程定时器
- 内部振荡器，连接 27.12MHz 的晶体
- 2.5V-5.5V 的电源电压
- CRC 协处理器和奇偶校验
- 可编程的 I/O 管脚
- 内部自检

## 应用

- 智能“三表”
- 公共交通终端
- 便携式手持设备
- 非接触式公用电话

## 产品规格分类

产品	封装形式	丝印名称
MS520NA	QFN32	MS520NA